

What is claimed is:

1. 撮像装置は、

被写体像を撮像して画像情報を出力する撮像素子と、

前記画像情報を記憶する記憶回路と、

使用者の操作に応答して、前記記憶回路にアクセスする内部アクセスを開始するための開始命令を発生するスイッチと、

外部装置と通信するためのインターフェイスと、

前記インターフェイスを介して前記外部装置と前記記憶回路とがアクセスする外部アクセス中に前記開始命令を受信した場合、前記外部アクセスを中断して、前記記憶回路に内部アクセスを実行させる制御回路とを有する。

2. 請求項 1 に記載の撮像装置において、

前記開始命令は、前記撮像素子の出力する前記画像情報の書き込み開始を指示する命令であり、

前記内部アクセスは、前記撮像素子からの前記画像情報を前記記憶回路へ書き込むことである。

3. 請求項 1 に記載の撮像装置において、

前記記憶回路に記憶されている前記画像情報を表示装置に出力するための表示用記憶回路をさらに有し、

前記開始命令は、前記表示用記憶回路に記憶される前記画像情報の更新を指示する命令であり、

前記内部アクセスは、前記記憶回路に記憶されている前記画像情報を前記表示用記憶回路に読み出すことである。

4. 請求項 1 に記載の撮像装置において、

前記外部アクセスは、前記外部装置から前記インターフェイスを介して受信される前記画像情報を前記記憶回路に書き込むことである。

5. 請求項 1 に記載の撮像装置において、

前記外部アクセスは、前記記憶回路に記憶されている前記画像情報を、前記インターフェイスを介して前記外部装置に読み出すことである。

6. 請求項 1 に記載の撮像装置において、

前記制御回路は、前記外部アクセスの中斷から前記内部アクセスが完了するまで、前記外部アクセスを禁止する。

7. 請求項 1 に記載の撮像装置において、

前記制御回路は、前記外部アクセスの中斷から前記内部アクセスが完了するまで、前記内部アクセスと前記外部アクセスとを交互に実行する。

8. 請求項 4 に記載の撮像装置において、

前記制御回路は、前記外部アクセスの中斷の後に前記内部アクセスが完了したことに基づいて、内部アクセス終了情報を前記インターフェイスを介して前記外部装置へ出力する。

9. 請求項 4 に記載の撮像装置において、

前記制御回路は、前記外部アクセスを中断するとともに、前記外部装置との通信再開が可能となる時間を示すアクセス再開時間情報を前記インターフェイスを介して前記外部装置へ出力する。

10. 請求項 5 に記載の撮像装置において、

前記制御回路は、前記外部アクセスの中斷の後に前記内部アクセスが完了したことに基づいて、前記外部アクセスを再開する。

11. 請求項 5 に記載の撮像装置において、

前記制御回路は、前記外部アクセスを中断するとともに、前記外部装置との通信再開が可能となる時間を示すアクセス再開時間情報を前記インターフェイスを介して前記外部装置へ出力する。

12. 請求項 5 に記載の撮像装置において、

前記記憶回路に記憶されている前記画像情報を前記インターフェイスを介して前記外部装置に読み出す前に、前記画像情報の 1 部分を一次的に記憶するバッファをさらに有し、

前記制御回路は、前記外部アクセス中斷後から前記内部アクセス完了までの期間に、前記外部装置から画像情報転送要求があった場合、前記バッファに記憶されている前記画像情報の 1 部分を、前記インターフェイスを介して前記外部装置へ出力する。

13. 被写体像を撮像して画像情報を出力する撮影命令と、

前記画像情報を記憶回路へ記憶する記憶命令と、
使用者の操作に応答して、前記記憶回路にアクセスする内部アクセスを開始す
るための開始命令と、

外部装置との間で通信するための通信命令と、

前記外部装置が前記記憶回路へアクセスする外部アクセス中に前記開始命令を受信した場合、前記外部アクセスを中断させて前記記憶回路に内部アクセスを実行させる実行命令とを有する撮像装置の制御処理用プログラムを記録したコンピュータ読み取り可能な記憶媒体。